

⑩ 日本国特許庁(JP)

⑪ 実用新案出願公開

⑫ 公開実用新案公報(U)

昭62-125927

⑬ Int. Cl.⁴

識別記号

庁内整理番号

⑭ 公開 昭和62年(1987)8月10日

G 06 F 1/00

1 0 2

A-7157-5B

1 0 1

B-7157-5B

15/02

3 0 5

L-7343-5B

審査請求 未請求 (全2頁)

⑮ 考案の名称 携帯型情報処理装置

⑯ 実 願 昭61-13487

⑰ 出 願 昭61(1986)1月31日

⑱ 考 案 者 高 橋 秀 幸 青梅市末広町2丁目9番地 株式会社東芝青梅工場内

⑲ 出 願 人 株 式 会 社 東 芝 川崎市幸区堀川町72番地

⑳ 代 理 人 弁 理 士 須 山 佐 一

㉑ 実用新案登録請求の範囲

主制御回路および記憶回路に駆動電力を供給する第1の電源ラインと、表示回路、各インターフェイス回路およびこれらの周辺回路の一部を含む入出力回路に駆動電力を供給する第2の電源ラインと、前記第1および第2の電源ラインを同時に断続する第1のスイッチと、前記第2の電源ラインのみを断続する第2のスイッチと、一側縁が装置本体に対して回動可能に枢着された開閉型の平板ディスプレイとを有し、前記第1のスイッチが手動型の主電源スイッチにされ、前記第2のスイッチが前記平板ディスプレイの開閉により動作するスイッチにされていることを特徴とする携帯型

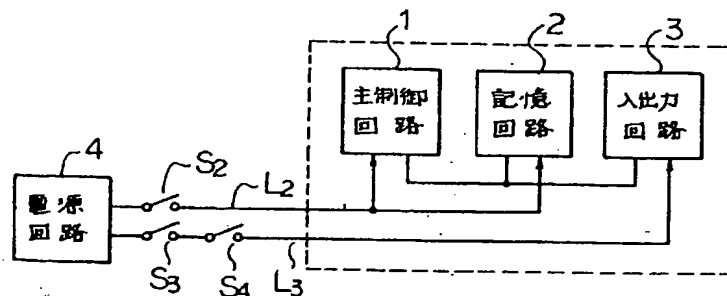
情報処理装置。

図面の簡単な説明

第1図は本考案の一実施例装置の回路系の構成を示すブロック図、第2図は同実施例装置の外観を示す斜視図、第3図は従来の携帯型情報処理装置の回路系の構成を示すブロック図である。

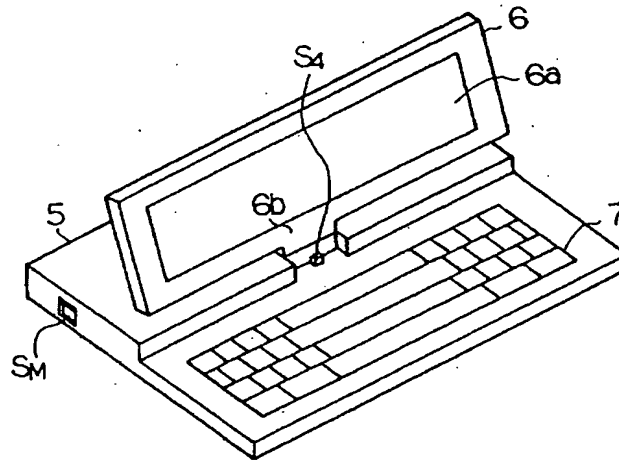
1……主制御回路、2……記憶回路、3……入出力回路、4……電源回路、5……本体キャビネット、6……平板ディスプレイ、6a……表示部、6b……ヒンジ部、7……キーボード、 $L_1 \sim L_3$ ……電源ライン、 $S_1 \sim S_4$ ……電源スイッチ、 S_M ……主電源スイッチ。

第1図



BEST AVAILABLE COPY

第2図



第3図

